SystemVerilog入門―設計・仕様・検証のためのハードウェア記述言語―
篠塚 一也著
https://www.kyoritsu-pub.co.jp/bookdetail/9784320124639

目　次

SystemVerilog入門―設計・仕様・検証のためのハードウェア記述言語―
篠塚 一也著
https://www.kyoritsu-pub.co.jp/bookdetail/9784320124639

SystemVerilog入門―設計・仕様・検証のためのハードウェア記述言語―
篠塚 一也著
https://www.kyoritsu-pub.co.jp/bookdetail/9784320124639

本書で使用する略語一覧

略語	定義
ALU	Arithmetic Logic Unit
BNF	Backus-Naur Form
CRT	Constrained Random Test
DDR	Double Data Rate
DMA	Direct Memory Access
DPI	Direct Programming Interface
DT	Directed Test
DUT	Design Under Test または Device Under Test
EDA	Electronic Design Automation
FIFO	First In First Out
FSM	Finite State Machine
HDL	Hardware Description Language
LHS	Left Hand Side
LRM	Language Reference Manual，すなわち IEEE Std 1800-2017
LSB	Least Significant Bit
MOS	Metal-Oxide-Silicon または Metal-Oxide-Semiconductor
MSB	Most Significant Bit
OOP	Object Oriented Programming
RNG	Random Number Generator
RTL	Register Transfer Level
TLM	Transaction Level Modeling
UDP	User-Defined Primitive
UVM	Universal Verification Methodology
VCD	Value Change Dump

各種目次

図

表

例